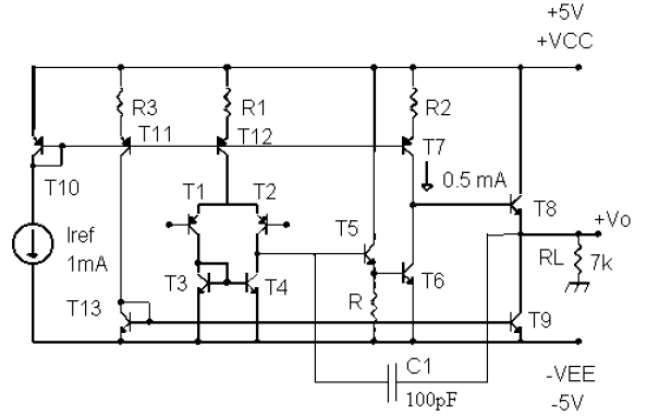


EHB405

Analog Tümdevreler

2013-2014 Eğitim-Öğretim Yılı, Kısa Sınav 1

Şekil-1'deki işlemsel kuvvetlendirici frekans eğrisi tek kutuplu düşme gösterecek biçimde kompanze edilmiştir ve birim kazanç band genişliği $f_1 = 2\text{MHz}$ olarak belirlenmiştir. $V_T = 26\text{ mV}$ dur. Çıkıştan elde edilebilecek en büyük gerilim dalgalanmasının alınabilmesi isteniyor. Transistörler için $\beta_F \gg 1$, $V_{BEon} = 0.7\text{V}$, $V_{CEsat} = 0.1\text{V}$ olarak verilmiştir. İstenen şartların yerine gelebilmesi için R_1 , R_2 ve R_3 dirençleri nasıl seçilmelidir?



Şekil-1