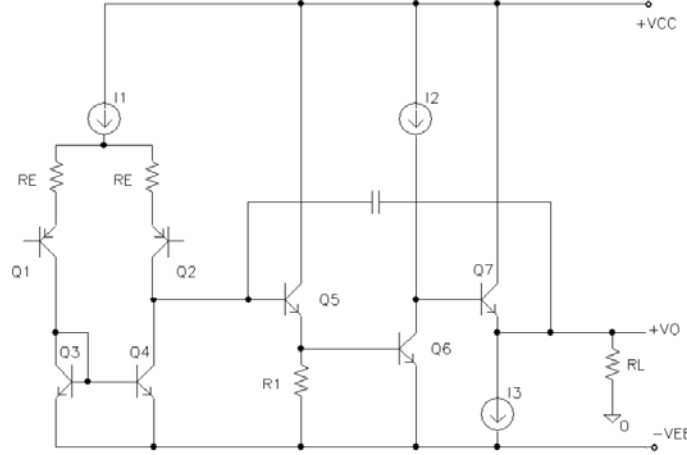


ELE415 Analog Tümdevreler

2010-2011 Eğitim-Öğretim Yılı

Grup 1-Ödev 2 (08.11.2010, süre İKİ haftadır.)



Şekildeki işlemsel kuvvetlendirici uygulanan frekans kompanzasyonu ile tek kutuplu hale getirilecektir. $V_{CC} = V_{EE} = 5V$, $I_1 = 50\mu A$, $I_2 = 500\mu A$, $R_L = 1k$ olarak verilmiştir.

- Çıkışta tepeden tepeye elde edilebilecek en büyük dalgalanmanın sağlanması istendiğine göre I_3 akımına hangi değer verilmelidir? Hesaplayınız. R_i direncini belirleyiniz.
- Giriş geriliminin değişim aralığının $-1V \leq V_D \leq 1V$ olması istendiğine göre, R_E dirençleri nasıl seçilmelidir?
- I_1 , I_2 ve I_3 akımlarını aynı I_{ref} akımından türetmek üzere bir devre tasarlayarak kuvvetlendiriciyi bu devreyi de içerecek biçimde yeniden çiziniz.

SPICE benzetim programı yardımıyla;

- DC gerilim geçiş eğrisini çıkarınız. Bunun için girişlerden birini referansa bağlayınız, diğer girişe bir gerilim kaynağı bağlayarak bu kaynağın gerilimini kuvvetlendiricinin çıkış gerilimi alabileceği en düşük değerden en yüksek değere kadar değişecek şekilde uygun sınırlar arasında değiştiriniz. Çıkış işaretinin maksimum ve minimum sınırlarını belirleyiniz.
- Devreyi çıkış gerilimi sıfır olacak şekilde kutuplayınız (bunun için (d) de elde ettiğiniz sonuçlardan bulacağınız dengesizlik gerilimini dengeleyecek bir gerilimi girişe uygulayınız). Bu çalışma noktası için açık çevrim frekans eğrisini kompanzasyon uygulamadan çıkarınız. Alçak frekans açık çevrim gerilim kazancını belirleyiniz.
- (e)'de elde ettiğiniz sonuçlardan yararlanarak, frekans eğrisinin birim kazanç bant genişliğine ulaşılan kadar $-20dB/dek$ 'lık bir düşme göstermesini sağlayacak kompanzasyon kapasitesinin değerini bulunuz.
- Bulduğunuz kapasite değeri için kuvvetlendiricinin yükselme eğimini ve tam güç band genişliğini hesaplayınız.

SPICE benzetim programı yardımıyla

- Kompanze edilmiş devrenin frekans eğrisini yeniden elde ediniz.
- Hesapla bulduğunuz yükselme eğimini doğrulayınız.
- Bulduğunuz sonuçları yorumlayınız, hedeflediğiniz sonuca ulaşip ulaşamadığınızı araştırınız.

ELE415 Analog Tümdevreler

2010-2011 Eğitim-Öğretim Yılı

Grup 2-Ödev 2 (08.11.2010, süre İKİ haftadır.)

Orta ve yüksek frekanslar bölgesinde çalıştırılmak üzere bir gerilim kontrollü osilatör devresi tasarlanacaktır. Osilatör simetrik olarak üçgen ve karedalga üretecektir. Osilatörün kazancı $df/dV_k = 200 \text{ kHz/V}$, osilasyon frekansının değişim aralığı da $0 \leq f \leq 1\text{MHz}$ olacaktır. Giriş gerilimi $V_k = 0\text{V}$ iken osilasyon frekansının çalışma aralığının ortasına gelmesi istenmektedir. $V_{BE}=0.7\text{V}$ alınabilir. $V_{CC} = V_{EE} = 5\text{V}$ olarak verilmiştir.

- a- Uygun bir devre yapısı seçerek gerilim kontrollü osilatörü tasarlayınız; istenen şartları sağlayacak biçimde devredeki R ve C elemanlarının değerlerini belirleyiniz.
- b- V_k kontrol geriliminin değişim aralığını bulunuz.

SPICE benzetim programı yardımıyla

- c- Osilatöre ilişkin frekans-kontrol gerilimi karakteristiğini çiziniz. Bunun için kontrol gerilimine çeşitli değerler vererek çıkış işaretinin frekansını belirleyiniz.
- d- (c)'de elde ettiğiniz karakteristikten yararlanarak df/dV_k kazancını belirleyiniz.
- e- Bulduğunuz sonuçları yorumlayınız, hedeflediğiniz sonuca ulaşip ulaşamadığınızı araştırınız.

Not: Ödevlerde kullanılacak BJT model parametreleri önceki ödevlerde verilmiştir.